PI JP 07100867 A 19950418 (199524)* 6p <--

ADT JP 07100867 A JP 1993-271357 19931004

PRAI JP 1993-271357 19931004

AN 1995-182501 [24] WPIDS

AB JP 07100867 A UPAB: 19950626

products are injection moulded by forming the first heating medium passages (12) provided near the cavity walls of cavity mould (6) and/or core mould (7) and second heating medium passages (14) provided at parts of moulds apart from the cavity walls. Before and during injecting resin to a cavity (8), a heating medium is flowed to the first heating medium passage and heating medium is flowed or filled in the second heating medium passages. During cooling products, a cooling medium is flowed to the first heating medium passages and cooling medium is flowed or filled in the second heating medium passages.

Also claimed is the injection moulding appts. having two heating medium passages in one or both moulds.

ADVANTAGE - To heat or cool cavity walls rapidly.

Dwg. 1/4

L2 ANSWER 3 OF 14 WPIDS COPYRIGHT 2000 DERWENT INFORMATION LTD

AN 1992-362675 [44] WPIDS

DNC C1992-161061

TI Injection mould preventing weld line or shrink mark on moulded article - has electroconductive layer formed over electrically insulating layer of female mould cavity, which is heated electrical during moulding.

DC A32

PA (TAIW) TAIHO KOGYO CO LTD

CYC 1

PI JP 04265720 A 19920921 (199244)* 5p <-JP 2618100 B2 19970611 (199728) 5p

ADT JP 04265720 A JP 1991-26545 19910220; JP 2618100 B2 JP 1991-26545 199102 20

FDT JP 2618100 B2 Previous Publ. JP 04265720

PRAI JP 1991-26545 19910220

AN 1992-362675 [44] WPIDS

3 AB JP 04265720 A UPAB: 19931006

Electroconductive layer is formed on the moulding cavity of the female mould. An insulating layer is formed between the electricoconductive layer and the body of the female mould. The 1st layer is connected to the power source through the terminal to heat the moulding face when

molten resin is injection moulded between the male and female moulds. Thin metallic coating of 0.2 - 2.0 microns is formed by ion plating the 1st electricoconductive layer.

USE/ADVANTAGE - Prevents prodn. of weld line or shrink mark on injection moulding. The moulded plastic is superior in appearance and dimensional accuracy.

0/8

L2 ANSWER 4 OF 14 WPIDS COPYRIGHT 2000 DERWENT INFORMATION LTD

AN 1989-360314 [49] WPIDS

DNC C1989-159736

TI Weldless mould heating device, for injection moulder - contg. oil circulation passage at injection moulding tool weld prodn. part, oil storage tank, pump, etc..

DC A32

PA (MUNE-N) MUNEKATA KK

CYC 1

PI JP 01269515 A 19891027 (198949)* 9p <--JP 07025115 B2 19950322 (199516) 4p

ADT JP 01269515 A JP 1988-99676 19880421; JP 07025115 B2 JP 1988-99676 19880421

FDT JP 07025115 B2 Based on JP 01269515

PRAI JP 1988-99676 19880421

AN 1989-360314 [49] WPIDS

AB JP 01269515 A UPAB: 19930923

Weldless mould heating device for injection moulder, has oil circulation passage to feed oil for cooling heating installed at part, where weld is produced, of injection moulding tool. Oil storage tank, pump, and Hf induction heating device are, in order, in the passage. The heating device is adapted to induce and heat heating flow passage constituting member.

USE/ADVANTAGE - Heating and cooling of mould is made by one system of oil circulation passage, so route shifting device is eliminated, length of piping is reduced and structure is simplified; also mounting of internal circulation passage for heating and cooling mould suffices for operation of mould so structure of mould is simplified, and general purpose property is improved.

L2 ANSWER 5 OF 14 WPIDS COPYRIGHT 2000 DERWENT INFORMATION LTD

(19)日本国特許庁 (JP) (12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平4-265720

(43)公開日 平成4年(1992)9月21日

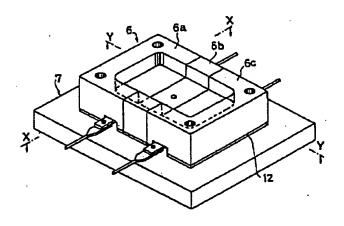
(51) Int.Cl. ⁵ B 2 9 C 45/2 33/0 33/3 45/7 45/7	2 8 3	庁内整理番号 6949-4F 8927-4F 8927-4F 6949-4F 7365-4F	F I		技術表示箇所	
10, 1	_	, -		審査請求 有 請	請求項の数5(全 5 頁)	
(21)出願番号 特願平3-26545			(71)出願人	000207757 大宝工業株式会社		
(22)出願日	平成3年(1991)2	平成3年(1991)2月20日		大阪府守口市大日町1丁目43番地 (72)発明者 北市 敏 大阪府摂津市東別府2丁目7番25号 大宝 工業株式会社内		
			(74)代理人	弁理士 小谷 照海	(外1名)	

(54) 【発明の名称】 表面加熱成形金型

(57)【要約】 (修正有)

【目的】 射出成形による樹脂成形では、ウエルド不 良、ヒケ不良が多発するが、これらの不良が減少する金 型構造を提供することを目的としたものである。

【構成】 射出成形にしようする金属の雄型と雌型6と で構成する空洞の表面の適宜の部分に通電可能な電気導 電層を設け、前記空洞の表面の温度調整が極めて容易に できる構成の金型としたものである。



【特許請求の範囲】

【請求項1】 金属の雄型と雌型とで構成する空洞と、 上記空洞内に材料を充填して成形する成形金型におい て、前記成形金型の空洞面の表面の適宜の部分に通電し 得る電気導電層を設け、該電気導電層と金型本体との間 に電気絶縁層を設けてなることを特徴とする表面加熱成 形金型。

【請求項2】 金属の雄型と雌型とで構成する空洞と、 上記空洞内に材料を充填して成形する成形金型におい て、前記成形金型の空洞面の表面全体を通電し得る電気 10 導電層を設け、該電気導電層と金型本体との間に電気絶 縁層を設けてなることを特徴とする表面加熱成形金型。

【 請求項3 】 金属の雄型と雌型とで構成する空洞と、上記空洞内に材料を充填して成形する成形金型において、前記成形金型の空洞面の表面の部分的に通電し得る電気導電層を設け、該電気導電層と金型本体との間に電気絶縁層を設けてなることを特徴とする表面加熱成形金型。

【請求項4】 金属の雄型と雌型とで構成する空洞と、上記空洞内に材料を充填して成形する成形金型において、前記成形金型の空洞面の表面の部分的に通電し得る電気導電層を設けるに際し、この金型全体を分割して構成し、電気導電層を設けた部分と設けない部分とに別けて構成し、該電気導電層と金型本体との間に電気絶縁層を設けてなることを特徴とする表面加熱成形金型。

【請求項5】 上記成形金型において、これらの金型に 冷却水管を設けてなることを特徴とする請求項1、請求 項2、請求項3及び請求項4記载の表面加熱成形金型。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は合成樹脂の成形に使用する金型の構成に関するものである。

[0002]

【従来の技術】樹脂の射出成形における成形不良には、種々の態様の不良があるが、その中でも、ウエルドライン不良(以下ウエルド不良と呼称する)とヒケ不良が大きな割合を占めている。まずウエルド不良とヒケ不良について、図7に示す製品1について説明する。製品1には、図7に示すように穴1aとポス1bとがある。

【0003】製品1を成形する金型を図5に示す。また図6は金型を閉め、樹脂を射出注入した状態の断面図である。この図5において2はキャビティ2aを彫り込んだ雌型(キャビ金型)で、普通は射出成形機の固定板に取り付けられている。

【0004】3は雄型(コア金型)で、コア部3d、穴用凸部3b、ボス用凹部3aが設けられている。雄型3は普通は射出成形機の可動板に取り付けられ固定板に取り付けられている雌型2に対し矢印A方向、B方向に往復運動可能である。成型時は雄型3と雌型2を図6に示すように閉じ、ゲート2bからキャビティ2b内に図8

に示す矢印C方向に注入され、つづいて矢印E1、E2、・・・の方向に進行する。このとき穴1aの所では、雌型3の穴用凸部3bの周りを矢印E3、E4及びE5、E6の方向に進行して再び合流する。溶融樹脂が合流した所には、図8に示すウエルドライン4が残る。溶融樹脂の種類、射出温度、射出圧力等の射出条件によってはウエルドライン4が目立たない場合もあるが、通常は外観不良になることが多い。つぎにボス1bでは、図9に示すように、ボス1bの樹脂量が周辺部の樹脂より多いため、周辺の樹脂より冷却が遅くなり、そのため硬化がおくれる。このためにボス1bの樹脂は既に固まっている周辺部の樹脂に引っ張られて図9のヒケ5ができる。特に最近では、成形作業時の成形サイクル時間を極力短縮しているので、上記のウエルド不良、ヒケ不良の発生が多いという問題があった。

[0005]

【発明が解決しようとする課題】上記ウエルド不良、ヒケ不良の対策として、金型表面を適度に加熱するのが有効であることはよく知られている。そこで金型を開いて 20 製品を取り出した後、金型を開いたままで、雌型 (キャビ金型)と雄型 (コア金型)の間に発熱体を挿入し金型表面を加熱する方法が知られている。しかしこの方法は、金型を閉じる前には発熱体を退避させなければならないから、金型を閉じた後、樹脂を射出注入するまでの間で加熱された金型表面が冷却するのは避けられない。したがって、折角の加熱が不良減少に余り効果を発揮しないことがあった。また、この冷却を見込んで、発熱体の挿入時間を長くする方法も採用されることもあるが、それだけ金型に蓄積される熱量は大きくなり、又、成形 30 サイクル時間を長くする結果となり、生産性の向上に反するという問題があった。

【0006】本発明は上記の問題を解決するため、成形サイクル時間が長くなるのを極力抑え、しかも上記のウエルド不良、ヒケ不良を減少させるのに有効な手段を提供することを目的としている。

[0007]

【課題を解決するための手段】本発明は上記目的を達するために、金属の雄型と雌型とで構成する空洞と、上記空洞内に材料を充填して成形する成形金型において、前記成形金型の空洞面の表面の適宜の部分に通電し得る電気導電層を設け、該電気導電層と金型本体との間に電気絶縁層を設けてなるもので、また、前記成形金型の空洞面の表面全体を通電し得る電気導電層を設けることもあり、又、前記成形金型の空洞面の表面の部分的に通電し得る電気導電層を設けることもあり、更に、前記成形金型の空洞面の表面の部分的に通電し得る電気導電層を設けるにともあり、更に、前記成形金型の空洞面の表面の部分的に通電し得る電気導電層を設けるに際し、この金型全体を分割して構成し、電気導電層を設けた部分と設けない部分とに別けて構成し、該電気

50

3

導電層と金型本体との間に電気絶縁層を設けることもある。

[0008]

【作用】本発明は上記のような構成であるから、金型を 閉じたままで、樹脂が接触する金型空洞表面を加熱する ことができるので、成形サイクルにおいて必要なときに のみ、金型空洞表面を加熱し、成形サイクル時間の延長 を最小限にしてウエルド不良、ヒケ不良を減少させるこ とができる。

[0009]

【実施例】図1は本発明による表面加熱成形金型の雌型 (キャピ金型)の斜視図であり、図2は図1の矢印X-Xにおける断面図である。6は雌型(キャピ金型)で、 固定側取り付け板7に電気絶縁版12をを介して取り付け ボルト9により取り付けられていて、固定側取り付け板 7がさらに射出成形機に取り付けられている。 雌型 (キ ャビ金型) 6は、分割型6a、6b、6cで構成されている が、金型内には冷却水管8が設けられており、冷却水管 8 はジョイント8aを介してホース8aに連結されている。 図4は図1の矢印Y-Yにおける断面図である。金型は 20 通常鋼などの金属を用いて製作されるので電気良電導体 であるが、図4に示すように分割型6aの金型空洞表面に は電気絶縁層13を形成し、更にその上に電気導電層14を 形成している。上記電気絶縁層13及び電気導電图14は金 型空洞表面だけでなく、金型の表面外周に連続してい て、図2の電気端子10に至っている。図3は図2の電気 端子10付近の拡大断面図であるが、電気端子10は固定ネ ジ16により電気導電層14と電気的に接続されている。固 定ネジ16は絶縁リング15により電気端子10とは電気的に 接続されているので、金型6aの内部には電流は流れない 構造になっている。

【0010】上記電気絶縁層13を金型表面に形成する方法は、真空環境中でスパッタリングにより例えば、アルミナ(Al2O3)を形成することができる。また、CVD (chemical Vapor Deposition) 法でアルミナを形成することもできる。また、電気泳助法を利用した電着塗装により有機薄膜による電気絶縁層を作ることもできる。

【0011】又電気導電層14としては、真空蒸着の1種であるイオンプレーティング法あるいはスパッタリング法等により、金属薄膜を形成することもできるが、例えば、TiN、TiCN等の窒化金属薄膜を形成することもできる。これらTiN及びTiCNは硬度が高いので、電気導電層としての役割の他に、金型表面を保護する働きもあり、かつ樹脂の離型性をよくする効果もある。また電気抵抗値も比較的大きいので加熱用電気抵抗材料としては都合がよい。また電気絶縁層3の上に、いわゆる無電解鍍金法によりニッケル等の導電層を作り、その上に保護膜としてクロームの鍍金をする方法も可能である。

【0012】以上の方法で作った電気導電層は厚みが小さい(0.2~2.0 ミクロンメータ)ので、加熱用電気抵抗体としては取り扱い易くなる。例えば、厚さ=5mm、長さ=300mm、幅=60mmのステンレスの電気抵抗値は約0.6 ミリオームであるので、これに直接電流を流そうとすると、両端の端子電圧を1ポルトとしても1000アンペヤ以上の電流が流れて、発熱量も極端に大きくなり又電流値の制御も困難である。しかし数ミクロン乃至数十ミクロンの厚さの電気導電層であれば、電気抵抗値は0.1オームないし数オームになるので端子電圧を10ポルトにしても電流値は数アンペヤとなり、電流の制御も簡単にでき、また発熱量も適当な値になる。

【0013】上記した構成の表面加熱成形金型を射出成形機にとりつけ、電気端子10を電源に接続する。

【0014】成形サイクルは通常、下記サイクルで行われる。

【0015】1 型締め。2 樹脂射出。3 冷却。4 型開き。5 製品取り出し。

【0016】このうち、ウエルド不良、ヒケ不良に対し 金型の加熱が効果を発揮するのは「樹脂射出」と「冷却」の時である。型開き中に加熱体を両金型の間に挿入して加熱する従来の方法は、加熱から樹脂射出まで時間 が必要であるので微妙な加熱量の制御が困難であったが、本発明は必要とするタイミングをねらって加熱することが可能である。したがって、ウエルド不良、ヒケ不良に最適のタイミングで金型表面を加熱することができるので、上記の不良減少対策として極めて効果的である。しかも前述したように、金型表面のみを加熱する構造になっているから、樹脂と接触する部分のみを必要な 熱量を供給して加熱できるので、金型に蓄積される熱量が小さくできる。このことは射出成形サイクル時間の延長を防ぐ点でも極めて効果的である。

【0017】また、図1で示すような分割型で金型を構 成する場合は、加熱を必要としない部分の金型は電気導 **電層14を形成しないで表面を電気絶縁層13のままにのこ** しておき、図4に示すような組み立てを行うことにより 必要な金型部分にのみ電流を流して加熱することができ る。このことは金型表面全体に電流を流す場合に較べて 電流値を小さくすることが可能となり、金型における蓄 熱も一層小さくなり、成形サイクル時間延長を防ぐため の効果が大きい。また、このように表面が電気導電層14 で覆われた分割金型と、表面が電気絶縁層13で覆われた 分割金型とを組み合わせることにより、図2に示すよう に電気端子10の取り付け位置を任意な場所に設けること ができる。通常、金型には冷却水管8、そのジョイント 8a、さらには図示していないが製品取り出し用のしエジ ェクタピン等を設置しなければならないので、電気端子 10を設けることができる場所が制約されているが、上記 方法により比較的自由に電気端子10を設ける場所を設定 50 することができる。

00 , 52224 (

.5

【0018】従来、金型には高温で溶融された樹脂が金型に持ち込む熱量を冷却する機能のみを備えており、積極的に樹脂を加熱するという機能は金型に備えられていなかった。しかし本発明は上記に説明したように、冷却水管による冷却手段と、電気導電層による加熱手段とのいわば相反する目的の手段を金型に一体に組み込んでいる。したがって、金型を単に冷却するだけでなく、加熱手段との併用により金型の温度制御をより精密に行うことができる。金型の精密な温度制御は、最近益々ニーズが強くなってきている高い寸法精度を必要とする精密射出成形には必要な条件であるから、本発明は単にウエルド不良対策、ヒケ不良対策に有効であるのみならず、精密射出成形にとっても極めて有効な手段を提供することができるものである。

[0019]

【発明の効果】上記したように本発明は、金型表面の必要な箇所に電気絶縁層を介して電気導電層を設けたので、電気導電層の電気抵抗値を適正な値に選ぶことが可能となったため、金型加熱に要する電流値を抑えることができ、かつ、成形サイクルで必要なタイミングで金型 20 表面を加熱することが可能になり、成形サイクル時間の延長を抑え、樹脂射出成形におけるウエルド不良、ヒケ不良を減少させることができる効果がある。また通常金

型に設けられている冷却水管による冷却手段と上記電気 導電層による加熱手段とを併用することにより、金型の 温度制御をより精密に行うことができるので、寸法精度 の高い精密射出成形にも極めて有効である。

【図面の簡単な説明】

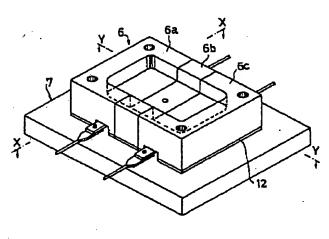
【図1】本発明による表面加熱成形金型の雌型(キャビ金型)の斜視図。

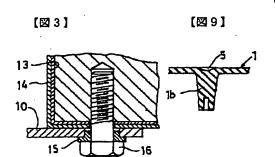
- 【図2】図1の矢印A-Aにおける断面図。
- 【図3】図2の電気端子部の拡大断面図。
- 0 【図4】図1の矢印Y-Yにおける断面図。
 - 【図5】従来例の金型の斜視図。
 - 【図6】従来例の金型の断面図。
 - 【図7】本発明の装置で製作される製品の一実施例の斜面図。
 - 【図8】装置内の樹脂の流れを示す説明図。
 - 【図9】前記製品の不良部分を示す拡大図。

【符号の説明】

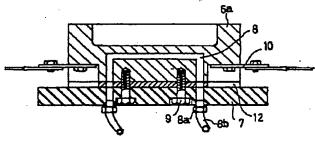
- 2・・・雌型 (キャピ金型)
- 3・・・雄型(コア金型)
- 20 8 · · · 冷却水管
 - 13・・・電気絶縁層
 - 14・・・電気導電層

[図1]

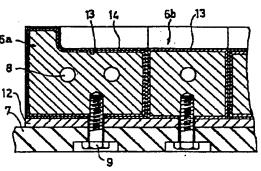




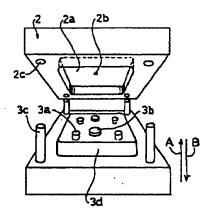
【図2】



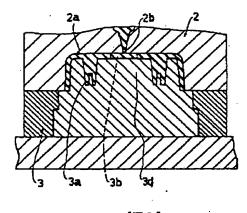
【図4】



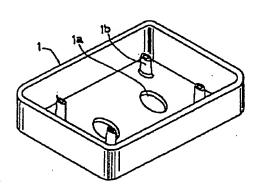
[図5]



[図6]



[図7]



[図8]

